



傳訊報讀者午安：

PCI Express®在PC或伺服器產品中是一個最被廣泛採用的技術介面，在現階段公佈的PCIe 5.0及6.0規格中，其傳輸速度更高達了32GT/s、64GT/s。

而在伺服器的生態系統中，PCIe®更藉其高速的特性，除了原來的CEM Slot外，更演化出OCP NIC 3.0 及EDSFF E1/E3等Slot來連接高速產品如運算加速卡、高速網路卡及高速儲存裝置等設備。因此，在伺服器電器訊號品質的驗證中，PCIe的電器訊號量測一直都是一個不可忽略的重要項目。

若您有大量驗證PCIe電器訊號品質的需求，請務必鎖定本期內容，我們將為您介紹百佳泰的PCIe自動化量測解決方案，讓您快速了解如何有效降低您在人力及設備的投資。

祝閱讀愉快  
工程師F.

## 本期精選



PCIe電器訊號品質自動化量測成為您最佳的解決方案

### 百佳泰首創的PCIe自動化量測系統(APMS)， 為您解決各種問題！

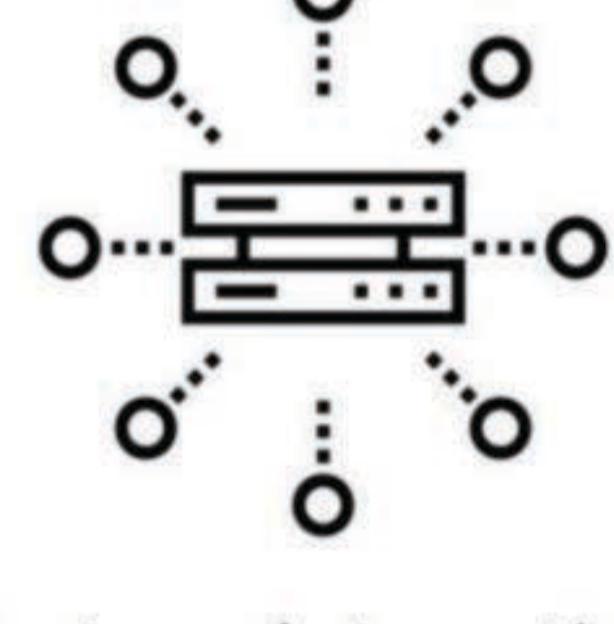
過往在量測產品時，付出許多人力與時間，還可能發生人為的失誤！

百佳泰APMS自動化量測解決方案能夠將人工測試所需的時間大幅減少五倍，原本需要一個月的量測時間，有了它可縮短到不用一週的時間，對於整體出貨時間的有非常大的幫助。

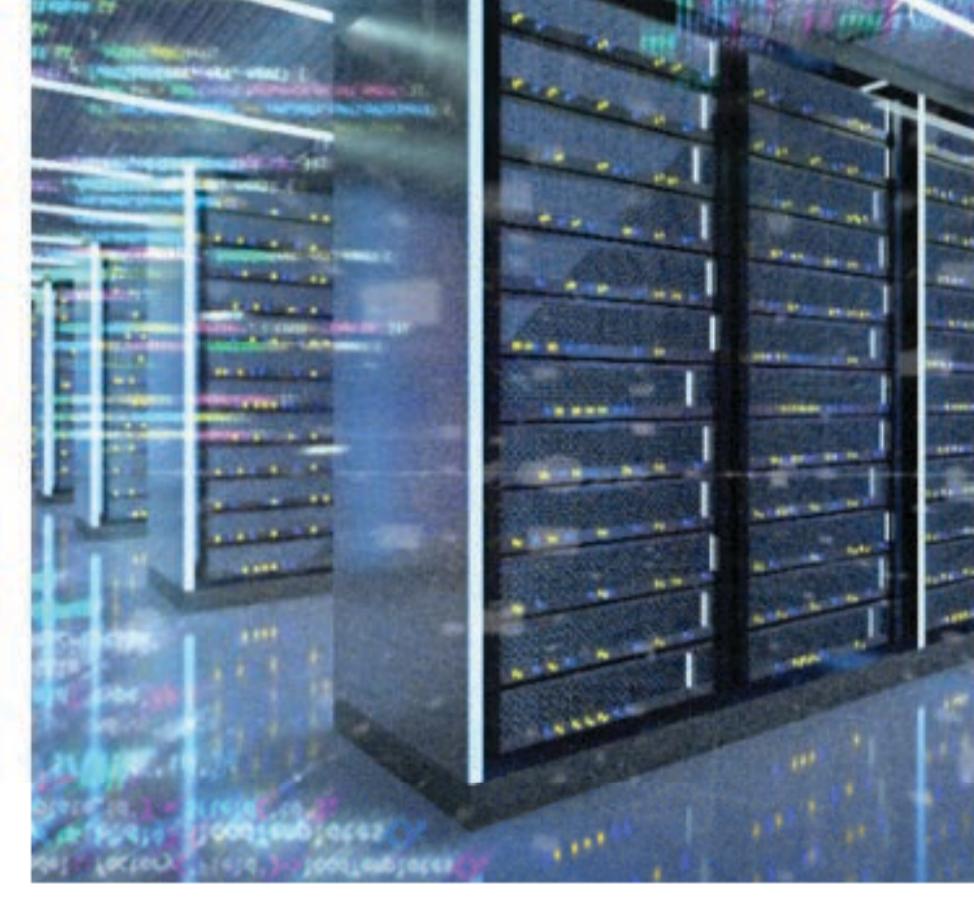
[APMS的延伸閱讀](#)

[點我看更多服務內容](#)

## 實用好文讀更多 數據分享 · 實測分析



Systems Integration



1.0a與2.0比較與分析 (上)

### OCP Cloud/Datacenter SSD Specification

隨著server需求的日與俱增，硬體迭代升級是必然會遭遇到的環節，OCP的標準化規範通常會根據需要程度而進行更新，當原先的1.0a版本逐漸不敷使用，新的2.0版本便自然應運而生。2.0版本的目標是為了滿足市場需求，以及為了未來的創新而做準備，為了填補原先1.0a較不足的部份，OCP 2.0在NVMe requirements分類的修改以及增修的項目最多，而新增的定義也是為了因應server環境需求而生。未來能支援OCP 2.0的SSD勢必會受青睞。

### 軟體測試中最繁瑣費力的一環SIT

System Integration Test (系統整合測試，以下簡稱SIT)測試是軟體測試中的一種，同時也是軟體開發生命週期中的一個階段，通常在單元測試和驗收測試之後進行。

各種軟體測試中，SIT最為繁瑣及耗費人力，也是問題最多的一種測試！SIT測試能夠協助確保系統的功能、性能、安全性、可靠性和可用性等面向達到預期的要求，從而提高系統的質量和穩定性。

[SIT能帶來什麼效益](#)

[我想了解兩者差異性](#)

