



1分钟入门

传讯报读者午安：

PCI Express®在PC或服务器产品中是一个被广泛采用的技术接口，在现阶段公布的PCIe 5.0及6.0规格中，其传输速度更高达了32GT/s、64GT/s。

而在服务器的生态系统中，PCIe®更藉其高速的特性，除了原来的CEM Slot外，更演化出OCP NIC 3.0 及EDSFF E1/E3等Slot来连接高速产品如运算加速卡、高速网卡及高速储存装置等设备。因此，在服务器电器讯号质量的验证中，PCIe的电器讯号量测一直都是一个不可忽略的重要项目。

若您有大量验证PCIe电器讯号质量的需求，请务必锁定本期内容，我们将为您介绍百佳泰的PCIe自动化量测解决方案，让您快速了解如何有效降低您在人力及设备的投资。

祝阅读愉快
工程师F.

本期精选



PCIe电器讯号质量自动化量测成为您首要选择的解决方案

百佳泰研发的PCIe自动化量测系统 (APMS)， 为您解决各种问题！

过往在量测产品时，付出许多人力与时间，还可能发生人为的失误!

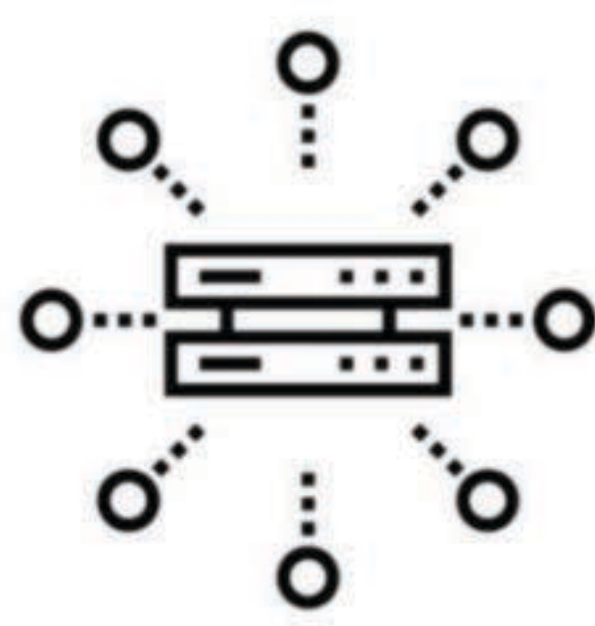
百佳泰特别开发出一套自动化量测解决方案(APMS)，目的在于将人工测试所需的时间大幅减少五倍，原本需要一个月的量测时间，有了它可缩短到不用一周的时间，对量测单位而言，能够提升量测的质量及一致性。

APMS的延伸阅读

点我看更多服务内容

实用好文读更多

数据分享 · 实测分析



Systems Integration

你不知道的服务器系统整合测试(SIT)大剖析

软件测试中最繁琐费力的一环SIT

System Integration Test (系统整合测试，以下简称SIT)测试是软件测试中的一种，同时也是软件开发生命周期中的一个阶段，通常在单元测试和验收测试之后进行。

各种软件测试中，SIT最为繁琐及耗费人力，也是问题最多的一种测试！SIT测试能够协助确保系统的功能、性能、安全性、可靠性和可用性等面向达到预期的要求，从而提高系统的质量和稳定性。

SIT能带来什么效益



1.0a与2.0比较与分析 (上)

OCP Cloud/Datacenter SSD Specification

随着server需求的日与俱增，硬件迭代升级是必然会遭遇到的环节，OCP的标准化规范通常会根据需要程度而进行更新，当原先的1.0a版本逐渐不敷使用，新的2.0版本便自然应运而生。2.0版本的目标是为了满足市场需求，以及为了未来的创新而做准备，为了填补原先1.0a较不足的部分，OCP 2.0在NVMe requirements分类的修改以及增修的项目最多，而新增的定义也是为了因应server环境需求而生。未来能支持OCP 2.0的SSD势必会受青睐。

我了解两者差异性

